



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Counter Pencacah Tak Serempak dan Pencacah Tak Serempak Permutasi	2 Jam Pertemuan
RPP/EKO/EKO215/01	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

MATA KULIAH : Praktikum Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 1
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : Pencacah Tak Serempak dan Pencacah Tak Serempak Permutasi
SUB KOMPETENSI :

1. Menjelaskan Rangkaian pencacah tak serempak dan pencacah tak serempak permutasi
2. Menjelaskan cara kerja rangkaian pencacah tak serempak dan pencacah tak serempak permutasi dan aplikasinya

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja rangkaian pencacah tak serempak dan pencacah tak serempak permutasi dan aplikasinya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Menganalisis Rangkaian pencacah tak serempak dan pencacah tak serempak permutasi
- b. Mahasiswa mampu Merancang Rangkaian pencacah tak serempak dan pencacah tak serempak permutasi
- c. Mahasiswa mampu menjelaskan Rangkaian pencacah tak serempak dan pencacah tak serempak permutasi

II. MATERI AJAR

Perkembangan rangkaian pencacah tak serempak dan pencacah tak serempak permutasi dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Counter Pencacah Tak Serempak dan Pencacah Tak Serempak Permutasi	2 Jam Pertemuan
RPP/EKO/EKO215/01	Revisi : 00	Tgl : 21 Juni 2010
		Hal 2 dari 2

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)
 - a. Menjelaskan mata kuliah Teknik digital
 - b. Menjelaskan fungsi rangkaian Pencacah
 - c. Menjelaskan elemen-elemen Rangkaian Pencacah
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP, Whiteboard,

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
- b. Menceritakan cara kerja rangkaian pencacah tak serempak dan pencacah tak serempak permutasi dan aplikasinya

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Counter Pencacah Serempak dan Pencacah Serempak Permutasi	2 Jam Pertemuan
RPP/EKO/ EKO215/02	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

MATA KULIAH : Praktikum Teknik Digital

KODE MATA KULIAH : EKO 215

JURUSAN/PRODI : Pendidikan Teknik Elektro

SEMESTER : 3

PERTEMUAN KE- : 2

ALOKASI WAKTU : 2 x 50 Menit

KOMPETENSI : Pencacah Serempak dan Pencacah Serempak Permutasi

SUB KOMPETENSI :

1. Menjelaskan Rangkaian pencacah serempak dan pencacah serempak permutasi
2. Menjelaskan cara kerja rangkaian pencacah serempak dan pencacah serempak permutasi dan aplikasinya

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja rangkaian pencacah serempak dan pencacah serempak permutasi dan aplikasinya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Menganalisis Rangkaian pencacah serempak dan pencacah serempak permutasi
- b. Mahasiswa mampu Merancang Rangkaian pencacah serempak dan pencacah serempak permutasi
- c. Mahasiswa mampu menjelaskan Rangkaian pencacah serempak dan pencacah serempak permutasi

II. MATERI AJAR

Perkembangan rangkaian pencacah serempak dan pencacah serempak permutasi dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Counter Pencacah Serempak dan Pencacah Serempak Permutasi	2 Jam Pertemuan
RPP/EKO/ EKO215/02	Revisi : 00	Tgl : 21 Juni 2010
		Hal 2 dari 2

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)
 - a. Menjelaskan Rangkaian pencacah serempak dan pencacah serempak permutasi
 - b. Menjelaskan fungsi Rangkaian pencacah serempak dan pencacah serempak permutasi
 - c. Menjelaskan elemen-elemen Rangkaian Pencacah serempak dan pencacah serempak permutasi
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

Tugas Rumah

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Counter Pencacah dekade	2 Jam Pertemuan
RPP/EKO/ EKO215/03	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

MATA KULIAH : Praktik Teknik Digital

KODE MATA KULIAH : EKO 215

JURUSAN/PRODI : Pendidikan Teknik Elektro

SEMESTER : 3

PERTEMUAN KE- : 3

ALOKASI WAKTU : 2 x 50 Menit

KOMPETENSI : Pencacah Dekade

SUB KOMPETENSI :

1. Menjelaskan Rangkaian pencacah Dekade
2. Menjelaskan cara kerja rangkaian pencacah Dekade dan aplikasinya

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja rangkaian Dekade dan aplikasinya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Menganalisis Rangkaian pencacah Dekade
- b. Mahasiswa mampu Merancang Rangkaian Dekade
- c. Mahasiswa mampu menjelaskan Rangkaian Dekade

II. MATERI AJAR

Perkembangan rangkaian Dekade dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Counter Pencacah dekade	2 Jam Pertemuan
RPP/EKO/ EKO215/03	Revisi : 00	Tgl : 21 Juni 2010
		Hal 2 dari 2

- a. Menjelaskan Rangkaian Pencacah dekade
- b. Menjelaskan fungsi Rangkaian Pencacah dekade
- c. Menjelaskan elemen-elemen Rangkaian Pencacah dekade dan aplikasinya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

Tugas Rumah

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Register Register Geser Kiri	2 Jam Pertemuan
RPP/EKO/ EKO215/04	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

MATA KULIAH : Praktik Teknik Digital

KODE MATA KULIAH : EKO 215

JURUSAN/PRODI : Pendidikan Teknik Elektro

SEMESTER : 3

PERTEMUAN KE- : 4

ALOKASI WAKTU : 2 x 50 Menit

KOMPETENSI : Register Geser Kiri

SUB KOMPETENSI :

1. Menjelaskan Rangkaian Register Geser Kiri
2. Menjelaskan cara kerja Register Geser Kiri dan aplikasinya

INDIKATOR PENCAPAIAN KOMPETENSI :

aMahasiswa memahami cara kerja Register Geser Kiri dan aplikasinya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Menganalisis Register Geser Kiri
- b. Mahasiswa mampu Merancang Register Geser Kiri
- c. Mahasiswa mampu menjelaskan Register Geser Kiri

II. MATERI AJAR

Perkembangan rangkaian Register Geser Kiri dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Register Register Geser Kiri

2 Jam Pertemuan

RPP/EKO/ EKO215/04

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- a. Menjelaskan Rangkaian Register Geser Kiri
- b. Menjelaskan fungsi Rangkaian Register Geser Kiri
- c. Menjelaskan elemen-elemen Register Geser Kiri dan aplikasinya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

Tugas Rumah

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Register Register Geser Kanan

2 Jam Pertemuan

RPP/EKO/ EKO215/05

Revisi : 00

Tgl : 21 Juni 2010

Hal 1 dari 2

- MATA KULIAH** : Praktik Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 5
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : Register Geser Kanan
SUB KOMPETENSI :
1. Menjelaskan Rangkaian Register Geser Kanan
 2. Menjelaskan cara kerja Register Geser Kanan dan aplikasinya

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja Register Geser Kanan dan aplikasinya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Menganalisis Register Geser Kanan
- b. Mahasiswa mampu Merancang Register Geser Kanan
- c. Mahasiswa mampu menjelaskan Register Geser Kanan

II. MATERI AJAR

Perkembangan rangkaian Register Geser Kanan dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Register Register Geser Kanan

2 Jam Pertemuan

RPP/EKO/ EKO215/05

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- a. Menjelaskan Rangkaian Register Geser Kanan
- b. Menjelaskan fungsi Rangkaian Register Geser Kanan
- c. Menjelaskan elemen-elemen Register Geser Kanan dan aplikasinya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP, Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tugas Rumah

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Lonceng Digital		2 Jam Pertemuan
RPP/EKO/ EKO215/06	Revisi : 00	Tgl : 21 Juni 2010	Hal 1 dari 2

- MATA KULIAH** : Praktik Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 6
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : Lonceng Digital
SUB KOMPETENSI :
1. Menjelaskan kegunaan lonceng pada sistem digital
 2. Menjelaskan cara kerja sistem pembangkit lonceng digital

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami kegunaan rangkaian lonceng pada sistem digital dan cara kerja sistem pembangkit lonceng digital

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti kegunaan lonceng pada sistem digital
- b. Mahasiswa mampu Merancang rangkaian dengan sistem pembangkit lonceng digital
- c. Mahasiswa mampu menjelaskan sistem pembangkit lonceng digital

II. MATERI AJAR

Perkembangan rangkaian dengan sistem pembangkit lonceng digital aplikasinya


III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------

	FAKULTAS TEKNIK		
	UNIVERSITAS NEGERI YOGYAKARTA		
	RPP PRAKTIK TEKNIK DIGITAL		
	Semester 3	Lonceng Digital	2 Jam Pertemuan
RPP/EKO/ EKO215/06	Revisi : 00	Tgl : 21 Juni 2010	Hal 2 dari 2

b. Kegiatan inti (45 menit)

- a. Menjelaskan Rangkaian lonceng digital
- b. Menjelaskan fungsi Rangkaian lonceng digital
- c. Menjelaskan elemen-elemen Rangkaian lonceng digital

c. Pemberian Tugas kepada Mahasiswa (100 menit)

d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tugas Rumah

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Lonceng Digital

2 Jam Pertemuan

RPP/EKO/ EKO215/06

Revisi : 00

Tgl : 21 Juni 2010

Hal 1 dari 2

MATA KULIAH : Praktik Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 6
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : Sistem lonceng frekuensi jamak
SUB KOMPETENSI :

1. Menjelaskan kegunaan rangkaian lonceng frekuensi jamak
2. Menjelaskan cara kerja rangkaian lonceng frekuensi jamak

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja rangkaian lonceng frekuensi jamak

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti kegunaan rangkaian lonceng frekuensi jamak
- b. Mahasiswa mampu Merancang rangkaian lonceng frekuensi jamak
- c. Mahasiswa mampu menjelaskan rangkaian lonceng frekuensi jamak

II. MATERI AJAR

Perkembangan rangkaian lonceng frekuensi jamak aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Lonceng Digital

2 Jam Pertemuan

RPP/EKO/ EKO215/06

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- a. Menjelaskan Rangkaian lonceng frekuensi jamak
- b. Menjelaskan fungsi Rangkaian lonceng frekuensi jamak
- c. Menjelaskan elemen-elemen Rangkaian lonceng frekuensi jamak
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

a. Tanya Jawab.

Menceritakan cara kerja Rangkaian lonceng frekuensi jamak.

b. Quis

mengerjakan soal –sola tentang sistem lonceng digital

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Memori

2 Jam Pertemuan

RPP/EKO/ EKO215/09

Revisi : 00

Tgl : 21 Juni 2010

Hal 1 dari 2

- MATA KULIAH** : Praktik Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 9
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : Memori volatile dan non volatile
SUB KOMPETENSI :
1. Menjelaskan kegunaan Memori volatile dan non volatile
 2. Menjelaskan cara kerja Memori volatile dan non volatile

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja Memori volatile dan non volatile

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti kegunaan Memori volatile dan non volatile
- b. Mahasiswa mampu mengerti cara kerja Memori volatile dan non volatile
- c. Mahasiswa mampu menjelaskan Memori volatile dan non volatile

II. MATERI AJAR

Perkembangan Memori volatile dan non volatile aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Memori

2 Jam Pertemuan

RPP/EKO/ EKO215/09

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

b. Kegiatan inti (45 menit)

- a. Menjelaskan Memori volatile dan non volatile
- b. Menjelaskan fungsi Memori volatile dan non volatile
- c. Menjelaskan elemen-elemen Memori volatile dan non volatile

c. Pemberian Tugas kepada Mahasiswa (100 menit)

d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

Tanya Jawab.

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Memori	2 Jam Pertemuan
RPP/EKO/ EKO215/10	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

- MATA KULIAH** : Praktikum Teknik Digital
- KODE MATA KULIAH** : EKO 215
- JURUSAN/PRODI** : Pendidikan Teknik Elektro
- SEMESTER** : 3
- PERTEMUAN KE-** : 10
- ALOKASI WAKTU** : 2 x 50 Menit
- KOMPETENSI** : ROM, PROM, EPROM, EEPROM dan RAM
- SUB KOMPETENSI** :
1. Menjelaskan kegunaan ROM, PROM, EPROM, EEPROM dan RAM
 2. Menjelaskan cara kerja ROM, PROM, EPROM, EEPROM dan RAM

INDIKATOR PENCAPAIAN KOMPETENSI :

Mahasiswa memahami cara kerja ROM, PROM, EPROM, EEPROM dan RAM

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti kegunaan ROM, PROM, EPROM, EEPROM dan RAM
Mahasiswa mampu mengerti cara kerja ROM, PROM, EPROM, EEPROM dan RAM
- b. Mahasiswa mampu menjelaskan ROM, PROM, EPROM, EEPROM dan RAM

II. MATERI AJAR

Perkembangan ROM, PROM, EPROM, EEPROM dan RAM

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Memori

2 Jam Pertemuan

RPP/EKO/ EKO215/10

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- a. Menjelaskan ROM, PROM, EPROM, EEPROM dan RAM
- b. Menjelaskan fungsi ROM, PROM, EPROM, EEPROM dan RAM
- c. Menjelaskan elemen-elemen ROM, PROM, EPROM, EEPROM dan RAM
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
Menceritakan cara kerja ROM, PROM, EPROM, EEPROM dan RAM
- b. Quis
Menjawab soal-soal dengan materi memori

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Aitmatika Biner	2 Jam Pertemuan
RPP/EKO/ EKO215/11	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

MATA KULIAH : Praktik Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 11
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : Penjumlahan dan Pengurangan biner
: Perkalian dan pembagian biner
SUB KOMPETENSI :

1. Menjelaskan cara kerja penjumlahan dan pengurangan biner dan rangkaiannya
2. Menjelaskan cara kerja Perkalian dan pembagian biner dan rangkaiannya

INDIKATOR PENCAPAIAN KOMPETENSI :

1. Mahasiswa memahami cara kerja penjumlahan dan pengurangan biner dan rangkaiannya
2. Menjelaskan cara kerja Perkalian dan pembagian biner dan rangkaiannya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti cara kerja penjumlahan dan pengurangan biner dan rangkaiannya
- b. Mahasiswa mampu mengerti cara kerja Perkalian dan pembagian biner dan rangkaiannya

II. MATERI AJAR

Perkembangan cara kerja penjumlahan dan pengurangan biner dan rangkaiannya
Perkembangan cara kerja Perkalian dan pembagian dan rangkaiannya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Aitmatika Biner

2 Jam Pertemuan

RPP/EKO/ EKO215/11

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- a. Perkenalan
- b. Menyampaikan materi awal
- c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)
 - a. Menjelaskan Perkalian dan pembagian biner
 - b. Menjelaskan Penjumlahan dan pengurangan biner
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
- b. Menjelaskan cara kerja penjumlahan dan pengurangan biner dan rangkaiannya
- c. Menjelaskan cara kerja Perkalian dan pembagian biner dan rangkaiannya

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Aitmatika Biner

2 Jam Pertemuan

RPP/EKO/ EKO215/12

Revisi : 00

Tgl : 21 Juni 2010

Hal 1 dari 2

MATA KULIAH : Praktikum Teknik Digital

KODE MATA KULIAH : EKO 215

JURUSAN/PRODI : Pendidikan Teknik Elektro

SEMESTER : 3

PERTEMUAN KE- : 12

ALOKASI WAKTU : 2 x 50 Menit

KOMPETENSI : Bilangan biner bertanda

SUB KOMPETENSI :

1. Mengetahui cara kerja Bilangan Biner Bertanda dan rangkaianya
2. Menjelaskan cara kerja Bilangan biner bertanda dan rangkaianannya

INDIKATOR PENCAPAIAN KOMPETENSI :

1. Mahasiswa memahami cara kerja Bilangan Biner Bertanda dan rangkaianya
2. Menjelaskan cara kerja Bilangan Biner Bertanda dan rangkaianannya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti cara kerja Bilangan Biner Bertanda dan rangkaianya
- b. Mahasiswa mampu menjelaskan cara kerja Bilangan Biner Bertanda dan rangkaianannya

II. MATERI AJAR

Perkembangan Bilangan Biner Bertanda dan rangkaianannya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Aitmatika Biner

2 Jam Pertemuan

RPP/EKO/ EKO215/12

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- a. Menjelaskan Bilangan Biner Bertanda dan rangkaiananya
- b. Menjelaskan fungsi Bilangan Biner Bertanda dan rangkaiananya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
 1. Menjelaskan cara kerja Bilangan Biner Bertanda dan rangkaiananya
- b. Quis
 1. Mengerjakan soal penjumlahan dan pengurangan biner
 2. Mengerjakan soal perkalian dan pembagian biner

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Converter	2 Jam Pertemuan
RPP/EKO/ EKO215/13	Revisi : 00	Tgl : 21 Juni 2010
		Hal 1 dari 2

MATA KULIAH : Praktik Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 13
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : ADC
SUB KOMPETENSI :

1. Mengetahui cara kerja ADC dan rangkaianya
2. Menjelaskan cara kerja ADC dan rangkaianya

INDIKATOR PENCAPAIAN KOMPETENSI :

1. Mahasiswa memahami cara kerja ADC dan rangkaianya
2. Menjelaskan cara ADC dan rangkaianya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti cara kerja ADC dan rangkaianya
- b. Mahasiswa mampu menjelaskan cara kerja ADC dan rangkaianya

II. MATERI AJAR

Perkembangan ADC dan rangkaianya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	---	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Converter		2 Jam Pertemuan
RPP/EKO/ EKO215/13	Revisi : 00	Tgl : 21 Juni 2010	Hal 2 dari 2

- a. Menjelaskan ADC dan rangkaianya
- b. Menjelaskan fungsi ADC dan rangkaianya
- c. Menjelaskan elemen –elemen ADC dan rangkaianya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
 1. Menjelaskan cara kerja ADC dan rangkaianya

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Converter		2 Jam Pertemuan
RPP/EKO/EKO215/14	Revisi : 00	Tgl : 21 Juni 2010	Hal 1 dari 2

MATA KULIAH : Praktikum Teknik Digital
KODE MATA KULIAH : EKO 215
JURUSAN/PRODI : Pendidikan Teknik Elektro
SEMESTER : 3
PERTEMUAN KE- : 14
ALOKASI WAKTU : 2 x 50 Menit
KOMPETENSI : DAC
SUB KOMPETENSI :

1. Mengetahui cara kerja DAC dan rangkaianya
2. Menjelaskan cara kerja DAC dan rangkaianya

INDIKATOR PENCAPAIAN KOMPETENSI :

1. Mahasiswa memahami cara kerja DAC dan rangkaianya
2. Menjelaskan cara kerja DAC dan rangkaianya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti cara kerja DAC dan rangkaianya
- b. Mahasiswa mampu menjelaskan cara kerja DAC dan rangkaianya

II. MATERI AJAR

Perkembangan rangkaian DAC dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Converter		2 Jam Pertemuan
RPP/EKO/EKO215/14	Revisi : 00	Tgl : 21 Juni 2010	Hal 2 dari 2

- a. Menjelaskan DAC dan rangkaianya
- b. Menjelaskan fungsi DAC dan rangkaianya
- c. Menjelaskan elemen –elemen DAC dan rangkaianya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
 1. Menjelaskan cara kerja DAC dan rangkaianya
- b. Quis
 2. Mengerjakan soal –soal dengan materi ADC dan DAC

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Coding		2 Jam Pertemuan
RPP/EKO/EKO215/15	Revisi : 00	Tgl : 21 Juni 2010	Hal 1 dari 3

MATA KULIAH : Praktik Teknik Digital

KODE MATA KULIAH : EKO 215

JURUSAN/PRODI : Pendidikan Teknik Elektro

SEMESTER : 3

PERTEMUAN KE- : 15

ALOKASI WAKTU : 2 x 50 Menit

KOMPETENSI : Coding alamat dan Coding BCD ke desimal

SUB KOMPETENSI :

1. Mengetahui cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaiananya
2. Menjelaskan cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaianannya

INDIKATOR PENCAPAIAN KOMPETENSI :

1. Mahasiswa memahami cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaiananya
2. Menjelaskan cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaiananya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaiananya
- b. Mahasiswa mampu menjelaskan cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaiananya

II. MATERI AJAR

Perkembangan rangkaian Coding alamat dan Coding BCD ke desimal dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3	Coding		2 Jam Pertemuan
RPP/EKO/EKO215/15	Revisi : 00	Tgl : 21 Juni 2010	Hal 2 dari 3

- a. Perkenalan
- b. Menyampaikan materi awal
- c. Menyampaikan daftar referensi
- b. Kegiatan inti (45 menit)
 - a. Menjelaskan Coding alamat dan Coding BCD ke desimal dan rangkaianya
 - b. Menjelaskan fungsi Coding alamat dan Coding BCD ke desimal dan rangkaianya
 - c. Menjelaskan elemen –elemen Coding alamat dan Coding BCD ke desimal dan rangkaianya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
 1. Menjelaskan kembali cara kerja Coding alamat dan Coding BCD ke desimal dan rangkaianya
- b. Quis
 2. Mengerjakan soal –soal dengan materi Coding alamat dan Coding BCD ke desimal

Dibuat oleh :	Dilarang memperbanyak sebagian atau seluruh isi dokumen tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta	Diperiksa oleh :
---------------	--	------------------



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Multiplexer/Demultiplexer

2 Jam Pertemuan

RPP/EKO/EKO215/16

Revisi : 00

Tgl : 21 Juni 2010

Hal 1 dari 2

MATA KULIAH : Praktikum Teknik Digital

KODE MATA KULIAH : EKO 215

JURUSAN/PRODI : Pendidikan Teknik Elektro

SEMESTER : 3

PERTEMUAN KE- : 16

ALOKASI WAKTU : 2 x 50 Menit

KOMPETENSI : Multiplexer/ Demultiplexer

SUB KOMPETENSI :

1. Mengetahui cara kerja Multiplexer/ Demultiplexer dan rangkaianannya
2. Menjelaskan cara kerja Multiplexer/ demultiplexer dan rangkaianannya

INDIKATOR PENCAPAIAN KOMPETENSI :

1. Mahasiswa memahami cara kerja Multiplexer/ Demultiplexer dan rangkaianannya
2. Menjelaskan cara kerja Multiplexer/ Demultiplexer dan rangkaianannya

I. TUJUAN PEMBELAJARAN

- a. Mahasiswa dapat Mengerti cara kerja Multiplexer/ Demultiplexer dan rangkaianannya
- b. Mahasiswa mampu menjelaskan cara kerja Multiplexer/ Demultiplexer dan rangkaianannya

II. MATERI AJAR

Perkembangan rangkaian Multiplexer/ Demultiplexer dan aplikasinya

III. METODE PEMBELAJARAN

- a. Dosen memberikan ceramah kepada mahasiswa
- b. Tanya jawab interaktif antara dosen dengan mahasiswa

IV. LANGKAH-LANGKAH PEMBELAJARAN

- a. Kegiatan awal (25 menit)
 - a. Perkenalan
 - b. Menyampaikan materi awal
 - c. Menyampaikan daftar referensi

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :



**FAKULTAS TEKNIK
UNIVERSITAS NEGERI YOGYAKARTA**

RPP PRAKTIK TEKNIK DIGITAL

Semester 3

Multiplexer/Demultiplexer

2 Jam Pertemuan

RPP/EKO/EKO215/16

Revisi : 00

Tgl : 21 Juni 2010

Hal 2 dari 2

- b. Kegiatan inti (45 menit)
 - a. Menjelaskan Multiplexer/ Demultiplexer dan rangkaiananya
 - b. Menjelaskan fungsi Multiplexer/ Demultiplexer dan rangkaiananya
 - c. Menjelaskan elemen –elemen Multiplexer/ Demultiplexer dan rangkaiananya
- c. Pemberian Tugas kepada Mahasiswa (100 menit)
- d. Penutup (30 menit)

V. ALAT/BAHAN AJAR

Ceramah, OHP ,Whiteboard

VI. SUMBER BELAJAR/REFERENSI

- 1) Ibrahim, KF, *Teknik Digital*, Andi Offset, Yogyakarta, 1996
- 2) Malvino, dkk., *Prinsip-prinsip Penerapan Digital*, Penerbit Erlangga, Surabaya, edisi Ketiga
- 3) Mowle, J., Frederic, *A systematic Approach to Digital Logic Design*, Addison Wesley, 1976

VII. PENILAIAN

- a. Tanya Jawab.
 1. Menjelaskan kembali cara kerja Multiplexer/ Demultiplexer dan rangkaiananya
- b. Quis
 2. Mengerjakan soal –soal dengan materi Multiplexer/ Demultiplexe

Dibuat oleh :

Dilarang memperbanyak sebagian atau seluruh isi dokumen
tanpa ijin tertulis dari Fakultas Teknik Universitas Negeri Yogyakarta

Diperiksa oleh :